PRESENTACIONES encargadas el martes 29 de Enero del 2019.

Presentaciones: jueves 14 de Febrero. Dentro de 2 semanas.

Seguimiento viernes 01 de Febrero.

Documento en archivo de Power Point, con el Desarrollo del tema. Hacer uso de la parte de notas para soportar la presentación.

Drafts 1 y 2 del documento: martes 05 y viernes 08 de Febrero en Comunidad (SO.Drafts).

Documento final: subir a Comunidad (SO.presentaciones) un día antes de la presentación.

**Presentación 3:**

El BUS de una computadora conduce tres subcanales cada uno con un tipo de información y funcionalidad distinta. Explique cuáles son estos tres tipos de subcanales y en qué contexto se emplean, dentro del hardware de la computadora? Indique en que año se inventó el bus y el nombre del inventor.

Presentador(es):

Documento de presentación

Documento de reporte (contenido)

Pregunta principal.

En que vino a mejorar, a la arquitectura de Von Neumann, el BUS; ¿había alguna problemática sin el BUS? Hardware síncrono versus asíncrono.

En la actualidad, 2019, ¿es el BUS una pieza que está alentando (lentitud) al sistema de cómputo? Sí o no, ¿por qué?

**Presentación 4:**

Dentro de un Sistema de Còmputo, ¿cuál es la funcionalidad de las componentes DMA (Direct Memory Access? Explique el contexto de operación. Indique la variedad de hardware que opera con DMAs.

Presentador(es):

Documento de presentación

Documento de reporte (contenido)

Pregunta principal.

Que diferencia funcional hay entre los dispositivos de hardware que usan DMA y los que no lo usan. Que parte de la operación que lleva a cabo un Sistema de Cómputo fue beneficiada con la inclusión de DMAs y ¿por qué?